

Pin List

Pin Num	Pin Type	Assigned Signal	Bank	I/O Standard
1	I/O/GCK2	CLK	1	LVC MOS33
2	I/O	DOUT<6>	1	LVC MOS33
3	I/O	DOUT<7>	1	LVC MOS33
4	GND	GND		
5	I/O	CEO	1	LVC MOS33
6	I/O	KPR	1	
7	VCCIO	VCCIO-3.3	1	
8	I/O	KPR	1	
9	TDI	TDI		
10	TMS	TMS		
11	TCK	TCK		
12	I/O	KPR	1	
13	I/O	KPR	1	
14	I/O	KPR	1	
15	VCC	VCC		
16	I/O	KPR	1	
17	GND	GND		
18	I/O	DOUT<8>	2	LVC MOS33
19	I/O	DOUT<9>	2	LVC MOS33
20	I/O	DOUT<10>	2	LVC MOS33
21	I/O	TC	2	LVC MOS33
22	I/O	DOUT<11>	2	LVC MOS33
23	I/O	DOUT<12>	2	LVC MOS33
24	TDO	TDO		
25	GND	GND		
26	VCCIO	VCCIO-3.3	2	
27	I/O	DOUT<13>	2	LVC MOS33
28	I/O	DOUT<14>	2	LVC MOS33
29	I/O	DOUT<15>	2	LVC MOS33
30	I/O/GSR	RESET	2	LVC MOS33
31	I/O/GTS2	DOUT<1>	2	LVC MOS33
32	I/O/GTS3	DOUT<0>	2	LVC MOS33
33	I/O/GTS0	STOP_S3B	2	LVC MOS33
34	I/O/GTS1	START_S3B	2	LVC MOS33
35	VAUX	VCCAUX		
36	I/O	START_S2B	2	LVC MOS33
37	I/O	STOP_S1B	2	LVC MOS33
38	I/O	START_S1B	2	LVC MOS33
39	I/O	DOUT<2>	1	LVC MOS33
40	I/O	DOUT<3>	1	LVC MOS33
41	I/O	DOUT<4>	1	LVC MOS33

42	I/O	DOUT<5>	1	LVC MOS33
43	I/O/GCK0	START	1	LVC MOS33
44	I/O/GCK1	STOP	1	LVC MOS33

[back to top](#)[legend](#)[print page](#)